

**Программа мероприятия «Форум РСВ-2016» по теме
«Проектирование систем на кристалле, систем в корпусе, подложек микросхем,
LTCC и микросборок. Программное обеспечение Cadence Package Designer, APD/SIP»**

Понедельник, 28 ноября.

9:00 - 10:00	Регистрация
10:00 - 11:30	<ul style="list-style-type: none">Программное обеспечение Allegro APD/SIP для проектирования корпусов ИС. Обзор и примеры проектовОбзор технологии изготовления подложек Flip-Chip, wire-bond, LTCC и нюансы проектирования <p>Целевая аудитория: Разработчики подложек микросхем, и разработчики печатных плат, которые хотели бы также выполнять и разработку подложек микросхем.</p>
11:30	Кофе-брейк
12:00 - 13:30	<ul style="list-style-type: none">Программное обеспечение OrbitIO System Planner для совместной разработки микросхемы, корпуса и печатной платы. Обзор и демоПланирование и оптимизация расположения шариков (bumps) у корпуса Flip-Chip, назначение шариков корпуса BGA для оптимальной трассировки <p>Целевая аудитория: Разработчики подложек микросхем, печатных плат и кристаллов ИС, которые хотят оптимизировать систему связей кристалла, подложки и платы.</p>
13:30	Обед
14:30 - 16:00	<ul style="list-style-type: none">Платформа Virtuoso System Design - интеграция ПО Virtuoso для проектирования ИС и Allegro PCB для проектирования подложек ИС и печатных платОбзор и демонстрация маршрута анализа, который позволяет импортировать проекты печатной платы и корпуса ИС с экстрагированными моделями в Virtuoso для моделирования микросхемы с учетом паразитных характеристик платы и корпуса. <p>Целевая аудитория: Разработчики микросхем в Virtuoso, которые хотят также управлять разработкой корпуса ИС, или которым требуется моделирование эффективности работы микросхемы с учетом паразитных параметров платы и корпуса.</p>
16:00	Кофе-брейк
16:30 - 18:00	<p>Использование ПО Sigrity XtractIM для анализа проектов подложек ИС, и экстрагирование моделей паразитных параметров корпуса.</p> <p>Целевая аудитория: Разработчики подложек микросхем.</p> <p>Вопросы и ответы</p>

Семинар проводит зарубежный эксперт по проектированию корпусов ИС, сотрудник компании Cadence Design Systems Мартин Биль, с переводом на русский язык.

Контакты для обязательной предварительной регистрации (количество мест ограничено)

E-mail: SEMINAR@PCBSOFT.RU Сайт: www.pcbsoft.ru

Тел.: +7 (499) 390-14-29

Светлана Миронова